

El ecosistema valenciano de semiconductores lidera las cátedras del Perte Chip

► La colaboración entre Valencia Silicon Cluster, la UV y la UPV permite obtener más de 13 millones de euros del programa

JOAN BATALLA. VALÈNCIA

El ecosistema industrial de microchips de la Comunitat Valenciana contará con 3 nuevas cátedras enfocadas a la creación de nuevos programas y títulos de formación, el lanzamiento de líneas de doctorado en empresas y el desarrollo de proyectos de investigación en colaboración industria-academia. Dos cátedras serán titularidad de la Universitat Politècnica de València (una de Chips Fotónicos y otra de Diseño Microelectrónico) y otra de la Universitat de València (Materiales Avanzados para Microchips), según informó ayer en un comunicado Valencia Silicon Cluster, una asociación de la que forman parte los dos centros formativos.

El pasado 6 de febrero se reunió en Madrid el Comité de Evaluación de la convocatoria de cátedras el PERTE chip lanzada por la Secretaría de Estado de Telecomunicaciones en julio de 2023. La resolución provisional sitúa a la Comunitat como primera región española en

captación de fondos para el desarrollo de formación e investigación en microchips, a mucha distancia de la segunda beneficiaria de las ayudas.

Reparto

En la Comunidad Valenciana, la Universidad Politécnica de Valencia recibirá un total de 8,09 millones de euros a través de la subvención de dos proyectos, mientras que la Universidad de Valencia será beneficiaria de 5,07 millones de euros (13,17 millones de euros entre ambas). En Andalucía, la Universidad de Málaga ha sido beneficiaria de 5,5 millones de euros, mientras que la de Sevilla recibirá 4,2 millones de euros y la de Granada 1,21 millones de euros, lo que supone 10,91 millones de euros entre las tres entidades académicas. A la tercera, la Comunidad de Madrid, llegarán 8,32 millones de euros.

El «ecosistema valenciano partía de una posición de ventaja respecto a las demás autonomías españolas, al haber podido estructurar en sep-



R. del Castillo, F. Mora, I. García, M. Bacete, J. Capmany, R. Serrano y C. González, ayer

LEVANTE-EMV

tiembre de 2023 tres solicitudes de cátedras gracias al compromiso de aportación de más de dos millones de euros de capital proveniente de las empresas de Valencia Silicon Cluster y otras compañías de semiconductores en España y fuera de España», según la citada nota.

Finalmente las mejores expectativas se han cumplido para el ecosistema valenciano que capta casi un tercio del total nacional de la presente convocatoria, con casi ocho millo-

Los fondos se invertirán en la creación de tres nuevas cátedras de semiconductores en la UPV y en la UV

nes de diferencia respecto al segundo territorio Málaga, que percibirá 5,5 millones de euros. Valencia Silicon Cluster (VaSiC) es una iniciativa surgida del entorno empresarial y académico en respuesta a la necesidad de generar un posicionamiento del ecosistema valenciano de semiconductores respecto a la iniciativa del PERTE español de microelectrónica, fotónica integrada y semiconductores. Del núcleo fundador de dicha iniciativa forman parte las empresas MaxLinear, Analog Devices, Bosch, ams Osram, VLC Photonics/Hitachi, Das Photonics, IPronics, Digital Health Data y Gobernanza Industrial, así como la Universitat Politècnica de València (UPV) y la Universitat de València.

Los estudios disponibles sobre la importancia del sector en la Comunitat ponen de manifiesto que el entorno metropolitano de la ciudad

de València es el único territorio del país en el que existen cinco centros de diseño de microchips vinculados a otras tantas compañías multinacionales de este sector estratégico.

Con un 50 % de todos los recursos humanos nacionales de microelectrónica y un 60 % de los de fotónica integrada, más de la mitad de todos los empleados especializados del sector existentes en nuestro país desempeña su función en el territorio valenciano. Esta concentración de talento y capacidad tecnológica sitúa a la Comunitat Valenciana como principal polo de referencia en los segmentos más críticos de todo el ciclo de valor añadido del sector. Los resultados de la convocatoria de cátedras del PERTE Chip «representan sin duda una oportunidad de consolidación a medio y largo plazo de esta situación estratégica».